1 of 6

整理番号=P12-602

平成12年10月26日 頁: 1/ 6 提出日 特願2000-326608

首叔仙

THE PROPERTY OF THE PARTY OF TH

FIG. 1

Panel Alignment パネルアライメント

Bore the Hole

整理番号=P12-602

FIG. 2A

THE REPORT OF THE PARTY OF THE

200 200

F19.20

200 300 300 200

Q66850 ISHIZAKA BORING METHOD FOR CIRCUIT BOARD Filed October 25, 2001 Darryl Mexic 202-293-7060 3 of 6

頁:

ŧ, 平成12年10月26日 提出日 整理番号=P12-602 特願2000-326608 F1G.38
Working Apparatus FIG.3A Alignment Device (アライメント装置) First Circuit PA Board 7枚目 ~ PR (加工装置) 1枚目 Secon Circuit PA First Circuit Board
-2枚目
-Third Circuit
-Board
-3枚目 Board PT Board DC PA Board 3枚目 PA PR - DC Second Circuit Board 2枚目 - PA PT DC Time 時間 PA Third Circuit
Board PT Time 時間

Q66850 ISHIZAKA
BORING METHOD FOR CIRCUIT BOARD
Filed October 25, 2001
Darryl Mexic 202-293-7060
4 of 6

**t**\_1

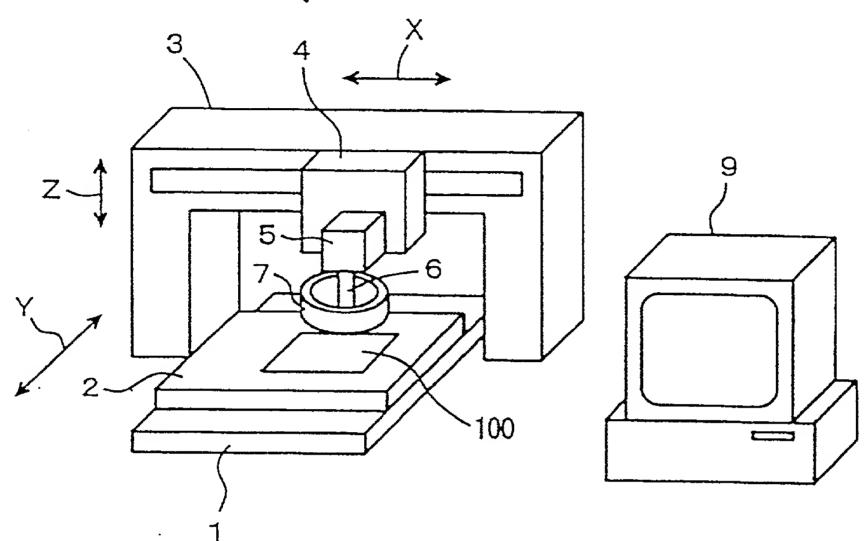
整理番号=P12-602

THE THE PARTY AND AND ADDRESS OF THE PARTY O

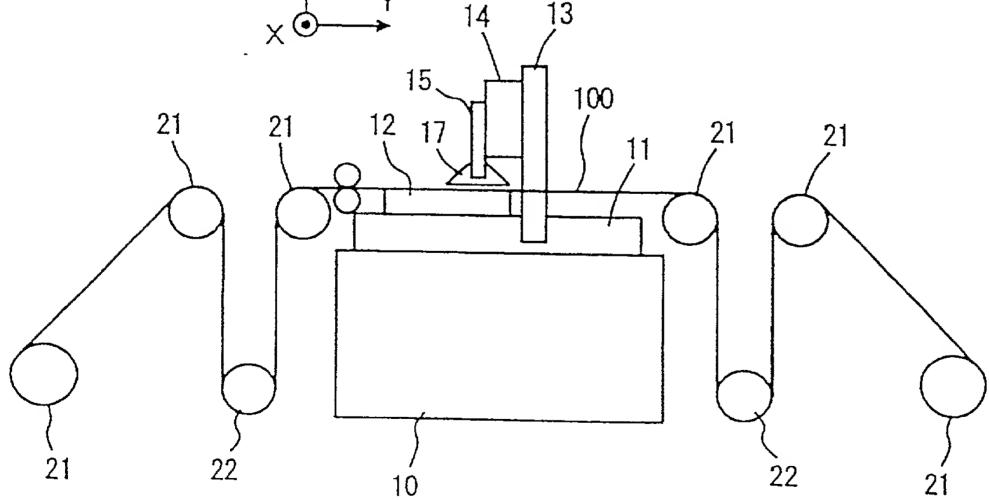
To the time that the line

提出日 平成12年10月26日 特願2000-326608 頁: 4/ 6

F19.4



F16.5



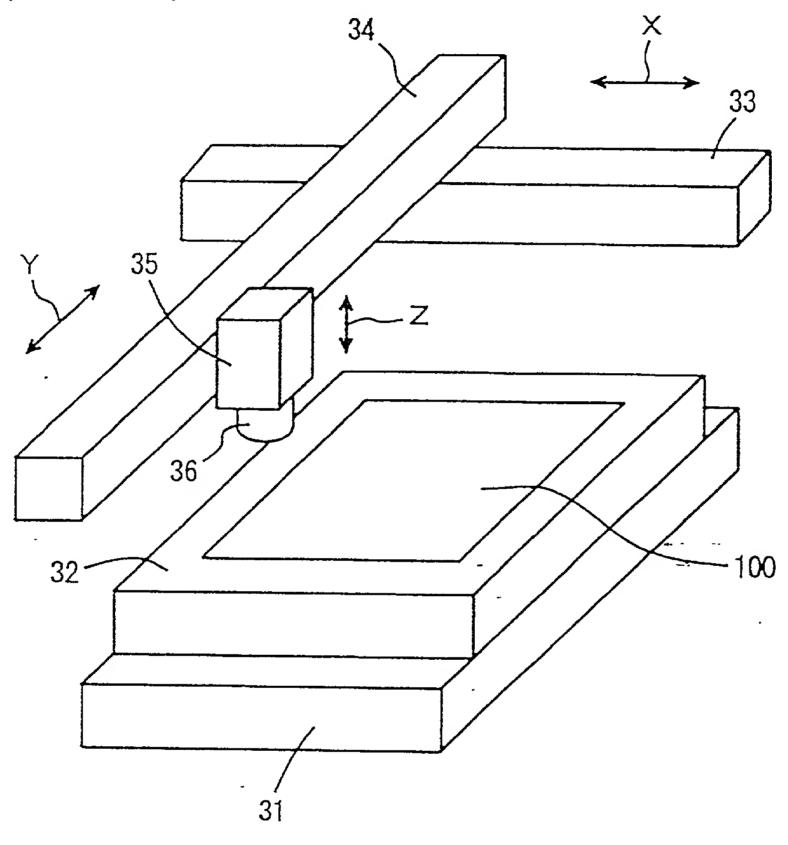
Q66850 ISHIZAKA
BORING METHOD FOR CIRCUIT BOARD
Filed October 25, 2001
Darryl Mexic 202-293-7060
5 of 6

整理番号=P12-602

提出日 平成12年10月26日 特願2000-326608 页: 5/ 6

因の

F19.6



 整理番号=P12-602

提出日 特願2000-326608 平成12年10月26日 頁: 6/ 6

では、10mmのでは、1

